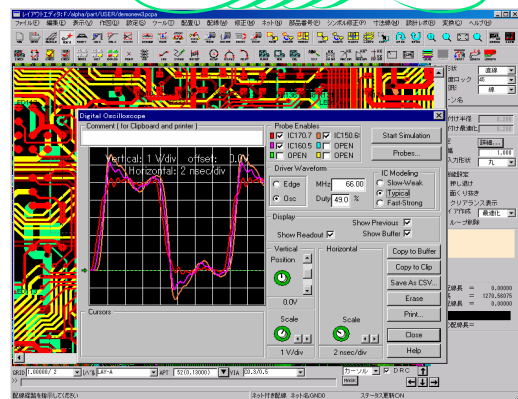


# HyperLynx

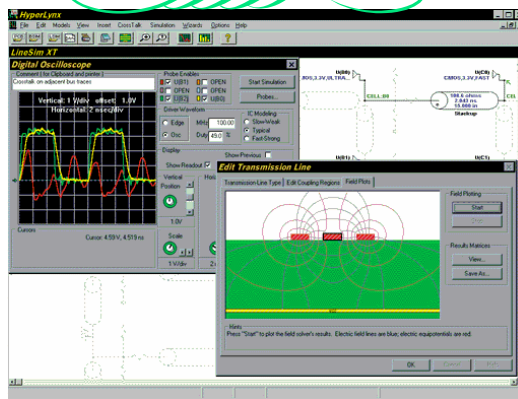
- 回路設計段階とPCBレイアウト設計段階でのデジタル解析
- 低価格で容易なオペレーション
- GHz帯の高速デジタル解析 (オプション)

## BoardSim™



- 配線パターンの影響を正確に予測
- デジタルオシロスコープによるシグナルの波形の表示
- 最適なターミネーション数値を自動計算(C,R)
- 業界標準のIBISをサポート
- IBISモデルをメンテナンスできるVisual IBISエディタをサポート
- 配線パターンの線長を自由に設定可能
- CADインターフェイス Cadvance, CR3000, SpectraDSN

## LineSim™



- 仮想配線段階でのシミュレーション
- コネクタモデル対応
- エンジン BoardSimと同一

## 豊富なオプション群

- EMC
  - 各配線パターンからのEMIをスペクトルアナライザに表示
  - バッチモードによりすべての配線パターンを一度に解析可能
- 複数基板解析
  - 2枚以上の基板に渡る配線パターンの解析 (BoardSimのオプション)
- 損失伝送線路
  - 表皮効果、誘電体損失の計算をシミュレーションに含める
- クロストーク
  - 隣接する複数の配線パターンの影響を確認
- Spice Writer
  - 配線パターンの情報をSpice記述で出力
- GHz対応
  - 損失伝送路解析に加え、差動信号のアイダイアグラム解析や、Hspiceの起動が可能

BoardSim™, LineSim™はMentor Graphics Corp.の商標です。