

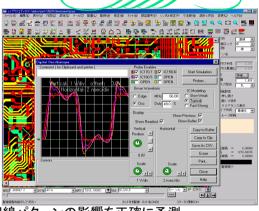


伝送線路/EMI解析ソフトウェア

HyperLynx

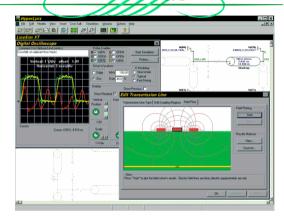
- ■回路設計段階とPCBレイアウト設計段階でのディジタル解析
- ■低価格で容易なオペレーション
- ■GHz帯の高速ディジタル解析 (オプション)

BoardSim_{TM}



- ■配線パターンの影響を正確に予測
- ■デジタルオシロスコープによるシグナルの波形の表示
- ■最適なターミネーション数値を自動計算(C,R)
- ■業界標準のIBISをサポート
- ■IBISモデルをメンテナンスできるVisual IBISエディタをサポート
- ■配線パターンの線長を自由に設定可能
- ■CADインターフェース Cadvance,CR3000,SpecctraDSN

LineSim_{TM}



- ■仮想配線段階でのシミュレーション
- ■コネクタモデル対応
- ■エンジンはBoardSimと同一

豊富なオプション群

■EMC

各配線パターンからのEMIをスペクトルアナライザに表示 バッチモードによりすべての配線パターンを一度 に解析可能

- ■複数基板解析 2枚以上の基板に渡る配線パターンの解析 (BoardSimのオプション)
- ■損失伝送線路 表皮効果、誘電体損失の計算をシミュレーション に含める

■クロストーク

隣接する複数の配線パターンの影響を確認

- ■Spice Writer 配線パターンの情報をSpice記述で出力
- ■GHz対応

損失伝送路解析に加え、差動信号のアイダイアグラム 解析や、Hspiceの起動が可能

BoardSim_{TM},LineSim_{TM}はMentor Graphics Corp.の商標です。

YOKOGAWA



株式会社 ワイ・ディ・シー

EDS事業本部 インターネットホームページ <a href="http://www.ydc.co.jp/cad/東京営業部 〒183-8540東京都府中市府中町1-9京王府中1丁目ビル

TEL: 042-333-6210 FAX: 042-352-6103

e-mail:info@cad.ydc.co.jp

関西営業部 〒564-0063 大阪府吹田市江坂1-23-101 大同生命江坂ビル

TEL: 06-6368-7015 FAX: 06-6368-7019 e-mail: eds@osaka.ydc.co.jp

記載内容は、お断りなく変更することがありますので、ご了承ください。 All rights reserved. Copyright © 2003, YDC Corporation